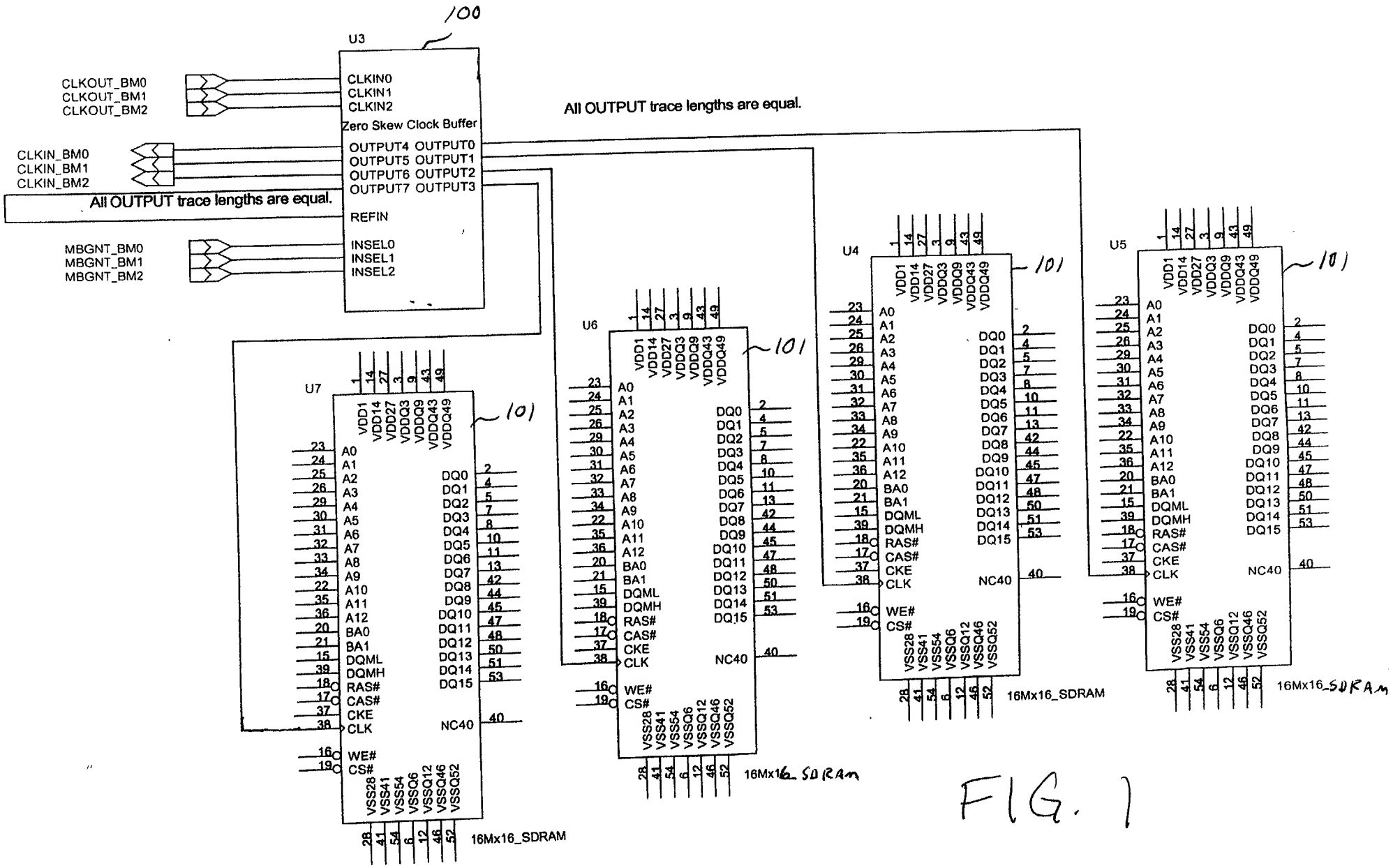

FIG. 1

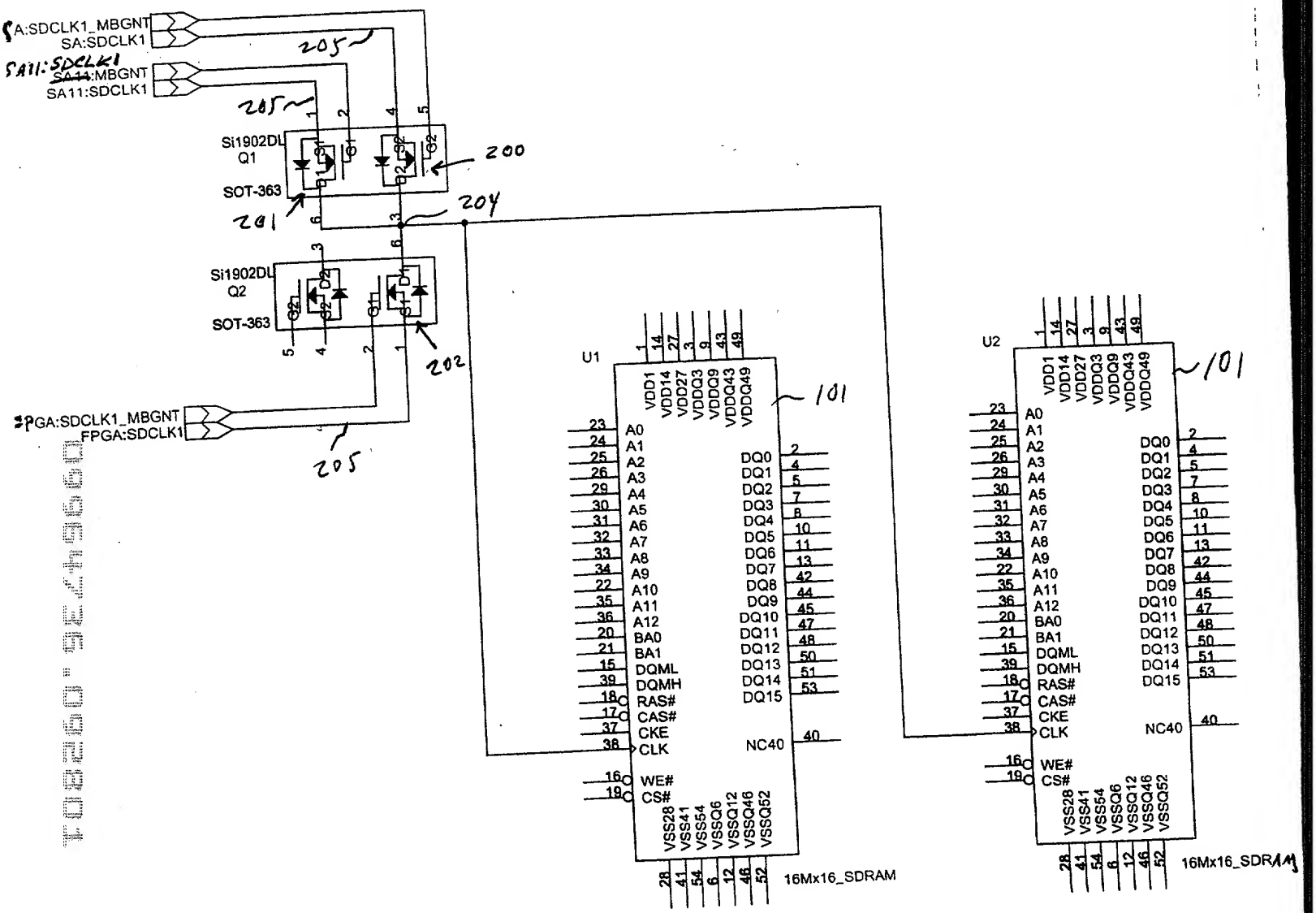
SA:SDCLK1_MBGNT
SA:SDCLK1
SA11:SDCLK1
205
205
Si1902DL
Q1
SOT-363
200
201
204
Si1902DL
Q2
SOT-363
202
FPGA:SDCLK1_MBGNT
FPGA:SDCLK1
205
U1
101
U2
101
VDD1
VDD14
VDD27
VDDQ3
VDDQ9
VDDQ43
VDDQ49
A0
A1
A2
A3
A4
A5
A6
A7
A8
A9
A10
A11
A12
BA0
BA1
DQML
DQMH
RAS#
CAS#
CKE
CLK
WE#
CS#
DQ0
DQ1
DQ2
DQ3
DQ4
DQ5
DQ6
DQ7
DQ8
DQ9
DQ10
DQ11
DQ12
DQ13
DQ14
DQ15
NC40
VSS28
VSS41
VSS54
VSSQ6
VSSQ12
VSSQ46
VSSQ52
16Mx16_SDRAM
16Mx16_SDRAM

FIG. 2